

Lorenzo ROSSI

Intellectual Property Manager presso la Fondazione Istituto Italiano di Tecnologia

SOMMARIO

Intellectual Property Manager.

Gestione di estesi portafogli brevettuali (250+ famiglie brevettuali, 900+ brevetti / domande di brevetto).

Esperienza come manager dell'ufficio Brevetti della Fondazione superiore a sette anni (5+ persone)

Esperienza come professionista nel campo del Technology Transfer superiore a otto anni

Ingegnere elettronico con vasta esperienza nel firmware embedded e nelle telecomunicazioni

ESPERIENZA

Intellectual Property Manager presso Fondazione Istituto Italiano di Tecnologia

Settembre 2012 – Oggi (7 anni 5 mesi)

- Intellectual Property Manager (Technology Transfer)
- Patent Office Manager (6+ FTE)(Technology Transfer)
- Pianificazione strategica e esecuzione, management, redazione budget e reportistica del portafoglio di Proprietà Industriale della Fondazione, inclusi brevetti, marchi e copyright

Intellectual Property Manager presso Fondazione Istituto Italiano di Tecnologia

Gennaio 2011 – Settembre 2012 (1 anno 9 mesi)

- Intellectual Property Manager (Technology Transfer)
- Set-up dell'ufficio Brevetti e pianificazione delle strategie iniziali, gestione e redazione budget e reportistica del portafoglio di Proprietà Industriale della Fondazione, inclusi brevetti, marchi e copyright
- Stesura e revisione delle policy interne e due diligence di compliance
- Analisi di brevettabilità, libertà di attuazione, contraffazione e landscaping delle tecnologie della Fondazione

Engineering Manager presso Fondazione Istituto Italiano di Tecnologia

Ottobre 2007 - Dicembre 2010 (3 anni 3 mesi)

- Ingegnere capo (5+ FTE)
- Ingegneria di progetti europei a lungo termine
- Ingegneria di sistemi embedded complessi
- Stesura e revisione di pubblicazioni scientifiche e brevetti

Ingegnere System Test presso Magneti Marelli S.p.A. - Electronic Systems and Powertrain

Maggio 2007 - Ottobre 2007 (6 mesi)

- Dipartimento di Testing
- Progettazione del software di test per sistemi info-telematici on-board equipaggiati con processori Freescale MPC52XX e sistema operativo real time VxWorks di WindRiver (per FIAT, Lancia, Maserati, Audi, Aston Martin, Citroën, Peugeot, SsangYong)

Team Leader presso Nokia Siemens Networks

January 2007 - May 2007 (5 mesi)

- Team Leader nella R&D Embedded Software (4 FTE)
- Portafoglio di sistemi di telecomunicazioni di nuova generazione
- Architettura del software embedded per sistemi radio equipaggiati con microprocessori Freescale MPC82XX/MPC85XX e Linux OS

Team Leader presso Siemens

Gennaio 2004 - Dicembr 2006 (3 anni)

- Team Leader nella R&D Embedded Software (6 FTE)
- WayMAX base station IEEE 802.16-2004
- Architettura del software embedded per sistemi radio equipaggiati con microprocessori Freescale MPC82XX/MPC85XX e sistema operativo VxWorks di WindRiver
- Architettura e progettazione di Boot Loader, Board Support Package e TCP/IP networking

Software designer presso Siemens

Luglio 1996 - Dicembre 2003 (7 anni 6 mesi)

- Ricerca e sviluppo Embedded Software
- Architettura del software embedded per sistemi radio equipaggiati con microprocessori Freescale MPC82XX/MPC85XX e sistema operativo VxWorks di WindRiver
- Progettazione e implementazione di Boot loader, Board Support Package e TCP/IP networking

Consulente presso CNIT (Consorzio Nazionale Interuniversitario per le Telecomunicazioni)

Gennaio 1993 - Giugno 1996 (3 anni 6 mesi)

- Progetto LabNET, unità operativa presso l'Università di Napoli Federico II
- Infrastrutture di telecomunicazione per laboratori sperimentali remoti
- Analisi e valutazione di prodotti e sistemi a banda larga per la Local Area Network del Campus
- Progetto delle interconnessioni tra le reti di telecomunicazione LAN/MAN tramite reti wireless

Consulente presso CNIT (Consorzio Nazionale Interuniversitario per le Telecomunicazioni)

Gennaio 1990 - Dicembre 1992 (3 anni)

- Progetto LabNET, unità operativa presso l'Università di Napoli Federico II
- Metodologie e tecnologie per laboratori sperimentali remoti
- Analisi e valutazione di software middle-ware per l'integrazione di applicazioni multivendor

EDUCAZIONE

Università degli Studi di Genova

Laurea in Ingegneria Elettronica

Università degli Studi di Genova

Abilitazione all'esercizio della professione

Convey Intellectual Property

Master Operativo in Proprietà Intelletuale

COMPETENZE AGGIUNTIVE

- 15 Pubblicazioni scientifiche
- 3 Brevetti
- 15 certificati edX
- 2 Lingue (madre lingua Italiano, full professional proficiency in Inglese)
- Membro AUTM, ASTP, LES e altre associani professionali di Technology Transfer

INTERESSI

Mercati azionari, Finanza, Massive Online Open Courses, Lettura